



## Agilent 94000 XL-IP Test System

```
# -----  
# Tester configuration file of HP9490/HP94000 series.  
#  
# Printed out by LAST (Legend Assembly Support Tool)  
# ** HSTD System Production. **  
# -----  
# Configuration Referred by  
#       K2 Configuration Rev.1.8 1991-3-30  
#  
# Tester Configuration File defines all physical install informations.  
# For example, position of frame, position of modules.  
#  
# "format" identifies the format of this Tester Configuration File.  
# This is same as System Software Revision(defined by MAP) of the System  
# when new format is assigned.  
# If format is not changed, this is not changed even if the System  
# Software Revision system is revised.  
# format: A.00.00  
#  
# -----  
  
format : A.00.00  
  
# "kid" is K-series ID  
  
kid : HP94000/160  
  
# "serial" is the serial number of the system.  
  
serial :  
  
# "revision" is revision of System Software Revision.  
# This is managed by MAP as SYS-REV.  
  
revision : A.07.00.00  
  
# "cabinet" means the number of cabinet that the system has.  
# Full size cabinet is counted as 1 cabinet. Half cabinet is  
# counted as 0.5 cabinet.  
  
cabinet : 1.0  
  
# "system" field is comment field for more information about the system.  
# Any message are available.  
# Ascii characters - Max 255 chars expect ':'.  

```

Ref # 94000 XL-IP - 0745-250  
Contact: Tom Gerst - [tomg@jmcserv.com](mailto:tomg@jmcserv.com)  
+(505) 798-1649



## Agilent 94000 XL-IP Test System (continued)

system : Hewlett-Packard

# "fr" designates following sub-keywords are definitions in the labeled  
# frame.

#  
# fr : fname : exist : comment  
# micromdl : slot : p/n : ctgry : cn : exist : comment  
# capture\_size: pin : comment

#  
# fname frame name keyword(reserved keyword)  
# slot 'a' - 'n'(slot position in the frame)  
# p/n Parts Number  
# ctgry Category(reserved keyword)  
# cn Numeric charactor(Configuration Number)  
# pin number of pins which CMEM supports  
# exist Y - configured  
# N - not configured  
# comment Ascii charactors - Max 25 chars except ':'

#  
# NOTES:  
# The "Configuration Number" must be assigned for each Test Head.  
# (The number is assigned independently of the another Test Head.  
# THPS CONT in DPS1T1 and THPS CONT in DPS1T2 can have the same Module  
# Configuration Number, for example.)  
#  
# The configuration number 1 and 2 for FRIF are assigned to Frame  
# Interface Modules in DPS Frame. Other FRIF module must have the  
# configuration number more than 2( cn > 2).

fr : DPS1T1 : Y : DUT PWR Sup #1 for TH1  
micromdl : a : E3003-61002 : FRIF : 1 : Y : MA\_OPT\_IF  
micromdl : b : E3004-61040 : DPS\_THPSC : 1 : Y : THPS\_CONT  
micromdl : d : E3003-61067 : DPS\_DCTG : 1 : Y : DCTG  
micromdl : f : E3007-61034 : DPS\_PS : 1 : Y : DPS  
micromdl : j : E3007-61034 : DPS\_PS : 2 : Y : DPS  
micromdl : n : E3007-61036 : DPS\_MOD : 1 : Y : DPS\_MOD

fr : DPS1T2 : N : DUT PWR Sup #1 for TH2  
micromdl : a : E3003-61002 : FRIF : 1 : N : MA\_OPT\_IF  
micromdl : b : E3004-61040 : DPS\_THPSC : 1 : N : THPS\_CONT  
micromdl : f : E3007-61034 : DPS\_PS : 1 : N : DPS  
micromdl : j : E3007-61034 : DPS\_PS : 2 : N : DPS  
micromdl : n : E3007-61036 : DPS\_MOD : 1 : N : DPS\_MOD

Ref # 94000 XL-IP - 0745-250  
Contact: Tom Gerst - [tomg@jmcserv.com](mailto:tomg@jmcserv.com)  
+(505) 798-1649



## Agilent 94000 XL-IP Test System (continued)

fr : PMU : Y : PMU Frame

micromdl : a : E3003-61002 : FRIF : 3 : Y : MA\_OPT\_IF  
micromdl : b : E3007-61004 : PMUGND : 1 : Y : PMU\_GROUND  
micromdl : d : E3007-61003 : PMUD : 1 : Y : MUX\_PMU  
micromdl : h : E3007-61003 : PMUD : 5 : Y : DIR\_PMU  
micromdl : i : E3007-61003 : PMUD : 6 : Y : DIR\_PMU

fr : WD1 : Y : Waveform Digitizer frame #1

micromdl : a : E3003-61002 : FRIF : 4 : Y : MA\_OPT\_IF  
micromdl : b : E3003-61053 : SSG2 : 1 : Y : SSG2  
micromdl : e : E3003-61055 : MAGTG : 1 : Y : AGTG  
micromdl : h : E3008-61058 : ADM : 1 : Y : 1M\_ADM#2  
micromdl : j : E3008-61051 : WDIG : 1 : Y : 20M\_12bit\_DIGTZ  
micromdl : m : E3003-61058 : TM : 1 : Y : TIME\_MEAS

#fr : WD2 : N : Waveform Digitizer frame #2

# micromdl : a : E3003-61002 : FRIF : 5 : N : MA OPT I/F  
# micromdl : b : E3003-61060 : MCG : 1 : N : MCG  
# micromdl : e : E3008-61081 : MRTDSP : 1 : N : RealTime DSP  
# micromdl : f : E3008-61056 : ADM : 1 : N : ACCUM DATA Memory  
# micromdl : h : E3008-61051 : WDIG : 1 : N : 12bit/20MHz Digitizer  
# micromdl : i : E3008-61082 : MRTDSP : 4 : N : RealTime DSP  
# micromdl : j : E3008-61065 : ADM : 4 : N : ACCUM DATA Memory  
# micromdl : l : 94802-61062 : WDIG : 4 : N : 16bit/1MHz Digitizer  
# micromdl : n : E3008-61062 : IAMP : 4 : N : Input AMP

#fr : WD3 : N : Waveform Digitizer frame #3

# micromdl : a : E3003-61002 : FRIF : 6 : N : MA OPT I/F  
# micromdl : b : E3003-61055 : MAGTG : 2 : N : AGTG  
# micromdl : i : E3008-61082 : MRTDSP : 5 : N : RealTime DSP  
# micromdl : j : E3008-61065 : ADM : 5 : N : ACCUM DATA Memory  
# micromdl : l : 94802-61062 : WDIG : 5 : N : 16bit/1MHz Digitizer  
# micromdl : n : E3008-61062 : IAMP : 5 : N : Input AMP

#fr : WD4 : N : Waveform Digitizer frame #4

# micromdl : a : E3003-61002 : FRIF : 7 : N : MA OPT I/F  
# micromdl : d : E3008-61081 : MRTDSP : 2 : N : RealTime DSP  
# micromdl : e : E3008-61056 : ADM : 2 : N : ACCUM DATA Memory  
# micromdl : g : E3008-61051 : WDIG : 2 : N : 12bit/20MHz Digitizer  
# micromdl : i : E3008-61082 : MRTDSP : 6 : N : RealTime DSP  
# micromdl : j : E3008-61065 : ADM : 6 : N : ACCUM DATA Memory  
# micromdl : l : 94802-61062 : WDIG : 6 : N : 16bit/1MHz Digitizer  
# micromdl : n : E3008-61062 : IAMP : 6 : N : Input AMP

Ref # 94000 XL-IP - 0745-250  
Contact: Tom Gerst - [tomg@jmcserv.com](mailto:tomg@jmcserv.com)  
+(505) 798-1649



## Agilent 94000 XL-IP Test System (continued)

```
fr : WG1 : Y : Waveform Generater frame #1
micromdl : a : E3003-61002 : FRIF      : 8 : Y : MA_OPT_IF
micromdl : b : E3003-61070 : SSG1      : 1 : Y : SSG1
micromdl : e : E3003-61060 : MCG        : 1 : Y : MCG
micromdl : h : E3003-61055 : SAGTG      : 1 : Y : AGTG
micromdl : k : E3008-61003 : WSSEQ      : 2 : Y : 256k_WS_SEQ#2
micromdl : m : E3008-61011 : AWG        : 2 : Y : 30M_AWG

#fr : WG2 : N : Waveform Generater #2 (VHF)
# micromdl : a : E3003-61002 : FRIF      : 9 : N : MA OPT I/F
# micromdl : b : E3003-61055 : SAGTG      : 2 : N : AGTG
# micromdl : h : E3008-61081 : SRTDSP     : 4 : N : RealTime DSP
# micromdl : i : E3008-61004 : WSSEQ      : 2 : N : VHF AWG SEQ
# micromdl : k : E3008-61015 : AWG        : 2 : N : VHF AWG
# micromdl : l : 94802-61088 : OAMP       : 2 : N : VHF Output AMP
# micromdl : n : E3008-61009 : THMUX      : 2 : N : DTH MUX + BS

#fr : WG3 : N : Waveform Generater #3 (LF)
# micromdl : a : E3003-61002 : FRIF      : 10 : N : MA OPT I/F
# micromdl : d : E3008-61082 : SRTDSP     : 3 : N : RealTime DSP
# micromdl : e : E3008-61026 : WSSEQ      : 3 : N : LF AWG SEQ
# micromdl : g : 94803-61072 : AWG        : 3 : N : LF AWG
# micromdl : k : 94803-61078 : OAMP       : 3 : N : LF Output AMP
# micromdl : n : E3008-61009 : THMUX      : 3 : N : DTH MUX + BS

#fr : WG4 : N : Waveform Generater #4 (LF)
# micromdl : a : E3003-61002 : FRIF      : 11 : N : MA OPT I/F
# micromdl : d : E3008-61082 : SRTDSP     : 4 : N : RealTime DSP
# micromdl : e : E3008-61026 : WSSEQ      : 4 : N : LF AWG SEQ
# micromdl : g : 94803-61072 : AWG        : 4 : N : LF AWG
# micromdl : k : 94803-61078 : OAMP       : 4 : N : LF Output AMP
# micromdl : n : E3008-61009 : THMUX      : 4 : N : DTH MUX + BS

fr : DIG1 : Y : Digital cage #1
micromdl : a : E3003-61007 : FRIF      : 12 : Y : MA_OPT_IF#4
micromdl : b : E3006-61044-1M-160 : TVG      : 1 : Y : TVG#5
micromdl : c : E3006-61044-1M-160 : TVG      : 2 : Y : TVG#5
micromdl : d : E3006-61044-1M-160 : TVG      : 3 : Y : TVG#5
micromdl : e : E3006-61044-1M-160 : TVG      : 4 : Y : TVG#5
micromdl : f : E3006-61037 : DGSEQ      : 1 : Y : MASTER_SEQR#5
micromdl : l : E3006-61052-512 : CMEM      : 1 : Y : CMEM#5
micromdl : m : E3006-61061-SRAM : DDP       : 1 : Y : DDP SRAM version
micromdl : n : E3006-61052-512 : CMEM      : 5 : Y : CMEM#5
capture_size : 32 : CMEM support pins
```

Ref # 94000 XL-IP - 0745-250  
Contact: Tom Gerst - [tomg@jmcserv.com](mailto:tomg@jmcserv.com)  
+(505) 798-1649



## Agilent 94000 XL-IP Test System (continued)

```
#fr : DIG2 : N : Digital cage #2
# micromdl : a : E3003-61005 : FRIF : 13: N : SL dig OPT I/F
# micromdl : b : E3006-61041-1M : TVG : 9 : N : TVG
# micromdl : c : E3006-61041-1M : TVG : 10: N : TVG
# micromdl : d : E3006-61041-1M : TVG : 11: N : TVG
# micromdl : e : E3006-61041-1M : TVG : 12: N : TVG
# micromdl : f : E3006-61036 : DGSEQ : 2 : N : Slave SEQ
# micromdl : h : E3006-61041-1M : TVG : 13: N : TVG
# micromdl : i : E3006-61041-1M : TVG : 14: N : TVG
# micromdl : j : E3006-61041-1M : TVG : 15: N : TVG
# micromdl : k : E3006-61041-1M : TVG : 16: N : TVG
# micromdl : l : E3006-61051-1M : CMEM : 2 : N : Capture
# micromdl : m : E3006-61081 : DGDSP : 2 : N : RealTime DSP
# capture_size : 32 : CMEM support pins

#fr : AWGFLTR1 : N : LowPassFilter Box #1
# micromdl : a : E3008-61050 : EXFLTR : 3 : N : LPF Box

#fr : AWGFLTR2 : N : LowPassFilter Box #2
# micromdl : a : E3008-61050 : EXFLTR : 4 : N : LPF Box

# "hpib" designates it's definitions for HP-IB unit or devices.
#
# hpib : fname : p/n : ctgry : cn : if : addr : exist : comment
#
# fname frame name keyword(reserved word: SMU, PDCS, PDCM)
# p/n Parts Number(HP41420A, HP41421A, HP3457A, HP3245A)
# ctgry Category(reserved keyword)
# cn Configuration Number(numeric character)
# if Interface keyword(reserved SYS, USR, EXT-A)
# addr HP-IB address
# exist Y - configured
# N - not configured
# comment Ascii characters - Max 25 chars except ':'

hpib : PDCS : HP3245A : HPIBPDCS : 1 : EXT-A : 9 : N : Precision DC Source
hpib : PDCM : HP3457A : HPIBPDCM : 1 : EXT-A : 22 : Y : Precision DC Measure

hpib : SMU : HP41420A : HPIBSMU : 1 : EXT-A : 17 : N : Wide DC Source/Measure
hpib : SMU : HP41420A : HPIBSMU : 2 : EXT-A : 17 : N : Wide DC Source/Measure
hpib : SMU : HP41420A : HPIBSMU : 3 : EXT-A : 17 : N : Wide DC Source/Measure
```

Ref # 94000 XL-IP - 0745-250  
Contact: Tom Gerst - [tomg@jmcserv.com](mailto:tomg@jmcserv.com)  
+(505) 798-1649



## Agilent 94000 XL-IP Test System (continued)

```
# "th" designates followings are definitions for the Test Head frame.
# System may have Dual Test Head. In this case, only two valid line
# started with "th" can exists.
# "thmdl" designates it's definition for module in a Test Head.
# "pinbd" designates definition for digital pinboard in the Test Head.
# "opecon" designates definition for operator console for the Test Head.
#
# th : fname : station name : th id : pin : exist : comment
#       thmdl : p/n : ctgry : cn : exist : comment
#       pinbd : p/n : TH_PIN :pin list : exist : comment
#       opecon: p/n : exist : comment
#
# fname          frame name keyword(reserved word: TH1, TH2)
# station name   Test Station Name. User Defined and unique in Test
#                Cluster. Ascii charactors - Max 25 chars except ':'
# th id          Test Head ID. YHP use only.(this maps address on TH)
# pin            Number of pin channels for a slot of pin board
# p/n            Parts Number
# ctgry          Category(reserved keyword)
# cn             Numeric charactor(Configuration Number)
# TH_PIN         pre-defined keyword
# pin list       Pin Number list which supplied by the board.
#                Numeric Ascii charactors
# exist          Y - configured
#                N - not configured
# comment        Ascii charactors - Max 25 chars except ':'
#
# NOTES: Module Configuration Number can be assigned independently of
#        the another Test Head.

th : TH1 : right : E3015-60002 : 8 : Y : Right TH for 95
      thmdl : E3003-61003 : TH_FRIF   : 1 : Y : TH OPT I/F
      thmdl : E3005-61002 : TH_OPTDR  : 1 : Y : TH OPT DISTR
      thmdl : E3005-61062 : TH_REFE   : 1 : Y : TH REF EDGE
      thmdl : E3005-61047 : TH_TMSLCT : 1 : Y : TH TM SLCT
      thmdl : E3005-61005 : TH_LOGIC  : 1 : Y : TH LOGIC

#       thmdl : E3005-610xx : TH_SAMP   : 1 : N : TH SCE AMPL
#       thmdl : E3005-61013 : TH_SAMP   : 2 : Y : TH SCE AMPL
#       thmdl : E3005-610xx : TH_SAMP   : 3 : N : TH SCE AMPL
#       thmdl : E3005-610xx : TH_SAMP   : 4 : N : TH SCE AMPL

#       thmdl : E3005-610xx : TH_SMPLCNT : 1 : N : TH SMPLR CONT
#       thmdl : E3005-610xx : TH_SMPLCNT : 2 : N : TH SMPLR CONT
```

Ref # 94000 XL-IP - 0745-250  
Contact: Tom Gerst - [tomg@jmcserv.com](mailto:tomg@jmcserv.com)  
+(505) 798-1649



## Agilent 94000 XL-IP Test System (continued)

```
thmdl : E3005-61017 : TH_MAMP : 1 : Y : TH MEAS AMPL
# thmdl : E3005-610xx : TH_MAMP : 2 : N : TH MEAS AMPL
# thmdl : E3005-610xx : TH_MAMP : 3 : N : TH MEAS AMPL
# thmdl : E3005-610xx : TH_MAMP : 4 : N : TH MEAS AMPL
# thmdl : E3005-610xx : TH_MAMP : 5 : N : TH MEAS AMPL
# thmdl : E3005-610xx : TH_MAMP : 6 : N : TH MEAS AMPL

thmdl : E3005-61021 : TH_DCDR : 1 : Y : TH DC DISTR
thmdl : E3005-61034 : TH_CMBT : 1 : Y : TH C/M BIT

# thmdl : E3005-61032 : TH_APPLCTL: 1 : N : TH APPL CNTL

pinbd : E3005-61053 : TH_PIN : 1- 32 : Y : PIN BD

opecon : E3003-61091 : N : OPERATOR CONSOLE

#th : TH2 : left : E3015-60002 : 8 : N : Left TH for 95
# thmdl : E3003-61003 : TH_FRIF : 1 : N : TH OPT I/F
# thmdl : E3005-61002 : TH_OPTDR : 1 : N : TH OPT DISTR
# thmdl : E3005-61062 : TH_REFE : 1 : N : TH REF EDGE
# thmdl : E3005-61047 : TH_TMSLCT : 1 : N : TH TM SLCT
# thmdl : E3005-61005 : TH_LOGIC : 1 : N : TH LOGIC

# thmdl : E3005-610xx : TH_SAMP : 1 : N : TH SCE AMPL
# thmdl : E3005-61013 : TH_SAMP : 2 : N : TH SCE AMPL
# thmdl : E3005-610xx : TH_SAMP : 3 : N : TH SCE AMPL
# thmdl : E3005-610xx : TH_SAMP : 4 : N : TH SCE AMPL

# thmdl : E3005-610xx : TH_SMPLCNT : 1 : N : TH SMPLR CONT
# thmdl : E3005-610xx : TH_SMPLCNT : 2 : N : TH SMPLR CONT

# thmdl : E3005-61017 : TH_MAMP : 1 : N : TH MEAS AMPL
# thmdl : E3005-610xx : TH_MAMP : 2 : N : TH MEAS AMPL
# thmdl : E3005-610xx : TH_MAMP : 3 : N : TH MEAS AMPL
# thmdl : E3005-610xx : TH_MAMP : 4 : N : TH MEAS AMPL
# thmdl : E3005-610xx : TH_MAMP : 5 : N : TH MEAS AMPL
# thmdl : E3005-610xx : TH_MAMP : 6 : N : TH MEAS AMPL

# thmdl : E3005-61021 : TH_DCDR : 1 : N : TH DC DISTR
# thmdl : E3005-61034 : TH_CMBT : 1 : N : TH C/M BIT

# thmdl : E3005-61032 : TH_APPLCTL: 1 : N : TH APPL CNTL

# pinbd : E3005-61053 : TH_PIN : 1- 32 : N : PIN BD

# opecon : E3003-61091 : N : OPERATOR CONSOLE
```

Ref # 94000 XL-IP - 0745-250  
Contact: Tom Gerst - [tomg@jmcserv.com](mailto:tomg@jmcserv.com)  
+(505) 798-1649



## Agilent 94000 XL-IP Test System (continued)

```
# "agtg" designates channel mapping of agtg modules
#
# agtg :ctgry:cn:smplr_cn:sync0-1:sync1-0:sync_1-1:exist: comment
#
# ctgry      MAGTG or SAGTG
# cn        Configuration Number of AGTG(numeric character)
#           This definition is for AGTG-cn defined above
# smplr_cn  Configuration Number of Sampler connected to the AGTG
# sync0-1   channel number of TH pin assigned to syncro no 0-1
# sync1-0   channel number of TH pin assigned to syncro no 1-0
# sync1-1   channel number of TH pin assigned to syncro no 1-1
# exist     Y - configured
#           N - not configured
# comment   Ascii charactors - Max 25 chars except ':'

agtg: MAGTG : 1 : 0 : 0 : 1 : 0 : Y : smplr 1 , LF3 , HF1 , LF4
agtg: MAGTG : 2 : 0 : 0 : 0 : 0 : N : smplr 2 , LF5 , HF2 , LF6
agtg: SAGTG : 1 : 0 : 2 : 0 : 0 : Y : SEC2 , SEC0
agtg: SAGTG : 2 : 0 : 0 : 0 : 0 : N : SEC0 , SEC0

# "frmpos" designates it's definitions for frame position in cabinets.
#
# frmpos : fname : p/n : mn : position : exist : comment
#
# fname    frame name keyword(reserved word)
# p/n      parts number of Frame
# mn       module number for the parts number
# position position in cabinets(constructed by defined characters)
# exist    Y - configured
#           N - not configured
# comment  Ascii charactors - Max 25 chars except ':'

# test head
frmpos: TH1 : E3015-60002 : 1 : TH1 : Y : Test Head1 95
#frmpos: TH2 : E3015-60002 : 1 : TH2 : N : Test Head2 95

# cabinet [ A ]
#frmpos: DIG2 : E300x-xxxxxx : 2 : A-1 : N : Digital cage
#frmpos: PPS2T2 : E300x-xxxxxx : 4 : A-2 : N : Pin PS #2 for TH2
#frmpos: PPS2T1 : E300x-xxxxxx : 3 : A-3 : N : Pin PS #2 for TH1
#frmpos: WD2 : E300x-xxxxxx : 3 : A-4 : N : Waveform Digitizer frame
#frmpos: WG2 : E300x-xxxxxx : 4 : A-5 : N : Waveform Generator frame
#frmpos: PDCS : HP3245A : 1 : A-6 : N : PDCS
```

Ref # 94000 XL-IP - 0745-250  
Contact: Tom Gerst - [tomg@jmcserv.com](mailto:tomg@jmcserv.com)  
+(505) 798-1649



## Agilent 94000 XL-IP Test System (continued)

```
# cabinet [ BL ]
frmpos: DIG1 : E3006-60003 : 1 : BL-1 : Y : Digital cage
frmpos: PPS1T2 : E3004-61049 : 2 : BL-2 : N : Pin PS #1 for TH2
frmpos: THPST2 : E3004-61042 : 2 : BL-3 : N : THPS for TH2
frmpos: PDCM : HP3457A : 1 : BL-4 : Y : PDCM
frmpos: VXI : HP9000V/382 : 1 : BL-5 : Y : VXI Cage

# cabinet [ BR ]
frmpos: PMU : E3007-60001 : 1 : BR-1 : Y : PMU Frame
frmpos: WD1 : E3008-60001 : 2 : BR-2 : Y : Waveform Digitizer frame
frmpos: WG1 : E3008-60001 : 1 : BR-3 : Y : Waveform Generator frame
frmpos: PPS1T1 : E3004-61049 : 1 : BR-4 : Y : Pin PS #1 for TH1
frmpos: THPST1 : E3004-61042 : 1 : BR-5 : Y : THPS for TH1
frmpos: DPS1T1 : E3007-60002 : 1 : BR-6 : Y : DUT PWR Sup #1 for TH1
frmpos: DPS1T2 : E3007-60002 : 2 : BR-7 : N : DUT PWR Sup #1 for TH2

# cabinet [ C ]
#frmpos: WG4 : E300x-xxxxxx : 5 : C-1 : N : Waveform Generator frame
#frmpos: WG3 : E300x-xxxxxx : 6 : C-2 : N : Waveform Generator frame
#frmpos: WD4 : E300x-xxxxxx : 7 : C-3 : N : Waveform Digitizer frame
#frmpos: WD3 : E300x-xxxxxx : 8 : C-4 : N : Waveform Digitizer frame
#frmpos: SMU : HP4142B : 1 : C-5 : N : HP4142B

# cabinet [REAR]
#frmpos: EMU2 : E300x-xxxxxx : 2 : A-1R : N : EMU
#frmpos: TRUT2 : E300x-xxxxxx : 2 : A-2R : N : Trans Unit (FAN PS)
#frmpos: CPD1 : E300x-xxxxxx : 1 : A-3R : N : Cabinet PWR Distr

frmpos: SPD : E3004-61004 : 1 : B-1R : Y : System PWR Distr
frmpos: EMU1 : E3004-61003 : 1 : B-2R : Y : EMU
frmpos: EMUPS : E3004-61005 : 1 : B-3R : Y : EMU PS
frmpos: TRUT1 : E3004-61007 : 1 : B-4R : Y : Trans Unit (FAN PS)

#frmpos: EMU3 : E300x-xxxxxx : 3 : C-1R : N : EMU
#frmpos: TRUT3 : E300x-xxxxxx : 3 : C-2R : N : Trans Unit (FAN PS)
#frmpos: CPD2 : E300x-xxxxxx : 2 : C-3R : N : Cabinet PWR Distr

# "vxi" designates VXI module to frame cabling informations
#
# vxi:slot:pn:mn:fr * fr:fr * fr:fr * fr:fr * fr:exist:comment
#
```

Ref # 94000 XL-IP - 0745-250  
Contact: Tom Gerst - [tomg@jmcserv.com](mailto:tomg@jmcserv.com)  
+(505) 798-1649



## Agilent 94000 XL-IP Test System (continued)

```

# slot      Slot number in VXI cage(numeric character)
# pn        Parts Number
# mn        Module Number
# fr        Frame name keyword(pre-defined)
#           If you connect two frames to one channel, use '*' as the
#           delimiter.
# exist     Y - configured
#           N - not configured
# comment   Ascii characters - Max 25 chars except ':'
vxi:  2 : E3003-61048 :1: PDCS      : PDCM      : SMU :      : Y :SLOT2
#
vxi:  4 : E3003-61001 :1:  TH1      : DPS1T1   : WG1  :      : Y : SLOT4
#           [ 1*2 ]      [ 3*4 ]      [ 5*6 ] [ 7*8 ]
vxi:  5 : E3003-61001 :2:  DIG1     : PMU      : WD1  :      : Y : SLOT5
#           [ 9*10 ]     [ 11*12 ]    [ 13*14 ] [ 15*16 ]
#vxi:  6 : E3003-610xx :3: WG3*WG4  : WD3*WD4  :      :      : N : SLOT6
#           [ 17*18 ] [ 19*20 ]
#vxi:  8 : E3003-610xx :1:      :          :      :      : N : SLOT8
#
#vxi: 10 : E3003-610xx :3: AWGFLTR1*AWGFLTR2 : :      :      : N : SLOT10
#
#vxi: 11 : E3003-61041 :2:      :          :      :      : N : SLOT11
#
vxi: 12 : E3003-61041 :1:      :          :      :      : Y : SLOT12

```

```

# "pwr" designates Power Unit information
#
# pwr : pn : ctgry : cn : pos : exist : comment
#
# pn        Parts Number
# ctgry     Category(reserved keyword, currently only PWR is available)
# cn        Configuration number. Numbered for a parts number.
# pos       Position string
# exist     Y - configured
#           N - not configured
# comment   Ascii characters - Max 25 chars except ':'

```

```

# Cabinet A
pwr: E3004-61060 : PWR : 2 : A-1 : N : 2V 100A PS (Dig2)
pwr: E3004-61052 : PWR : 2 : A-1 : N : 5V 100A PS (Dig2)
pwr: E3004-61054 : PWR : 2 : A-1 : N : 5V 150A PS (Dig2)
pwr: E3004-61030 : PWR : 3 : A-4 : N : ANLG PS (WD2)
pwr: E3004-61030 : PWR : 4 : A-5 : N : ANLG PS (WS2)

```

Ref #      94000 XL-IP - 0745-250 Contact:   Tom Gerst - <a href="mailto:tomg@jmcserv.com">tomg@jmcserv.com</a> +(505) 798-1649
---



## Agilent 94000 XL-IP Test System (continued)

```
# Cabinet BL
pwr: E3004-61060 : PWR : 1 : BL-1 : Y : 2V 100A PS(Dig1)
pwr: E3004-61052 : PWR : 1 : BL-1 : Y : 5V 100A PS(Dig1)
pwr: E3004-61054 : PWR : 1 : BL-1 : Y : 5V 150A PS(Dig1)

# Cabinet BR
pwr: E3004-61035 : PWR : 1 : BR-1 : Y : PMU PS (PMU)
pwr: E3004-61030 : PWR : 2 : BR-2 : Y : ANLG PS (WD1)
pwr: E3004-61030 : PWR : 1 : BR-3 : Y : ANLG PS (WS1)
pwr: E3004-61033 : PWR : 1 : BR-6 : Y : DPS PS1 for TH1
#pwr: E3004-61033 : PWR : 2 : BR-7 : N : DPS PS1 for TH2

# Cabinet C
pwr: E3004-61030 : PWR : 5 : C-1 : N : ANLG PS (WS4)
pwr: E3004-61030 : PWR : 6 : C-2 : N : ANLG PS (WS3)
pwr: E3004-61030 : PWR : 7 : C-3 : N : ANLG PS (WD4)
pwr: E3004-61030 : PWR : 8 : C-4 : N : ANLG PS (WD4)

# "eisahsif" designates channel mapping of eisa slot and ddp module.
#
# eisahsif:p/n:cn:eisaslot:hsifch1:hsifch2:exist:comment
#
# p/n      Parts Number()
# cn       Configuration Number(Module Number)
# eisaslot Eisa slot number of hsif module installed. Eisa slot
#          1, 2 is used by other Eisa Interface Module.
# hsifch1  DDP Module number connected to Eisa Hsif Module ch1.
#          0 means not connected any DDP.
# hsifch2  DDP Module number connected to Eisa Hsif Module ch2.
#          0 means not connected any DDP.
# exist    Y - configured
#          N - not configured
# comment  Ascii characters - Max 25 chars except ':'
#
eisahsif : E6978-66441 : 1 : 3 : 1 : 0 : Y : Eisa High Speed IF
#eisahsif : E6978-66441 : 2 : 4 : 3 : 4 : N : Eisa High Speed IF
# "iptype" designates it's IP PinBd's location type as following.
# iptype 0: No Ip Modules is installed on the TH
# 1: The TH has 128 pin type allocation ( 89-128 ) of the IP I/F
# 2: The TH has 256 pin type allocation ( 217-256 ) or the IP I/F

iptype:1
```

Ref # 94000 XL-IP - 0745-250  
Contact: Tom Gerst - [tomg@jmcserv.com](mailto:tomg@jmcserv.com)  
+(505) 798-1649